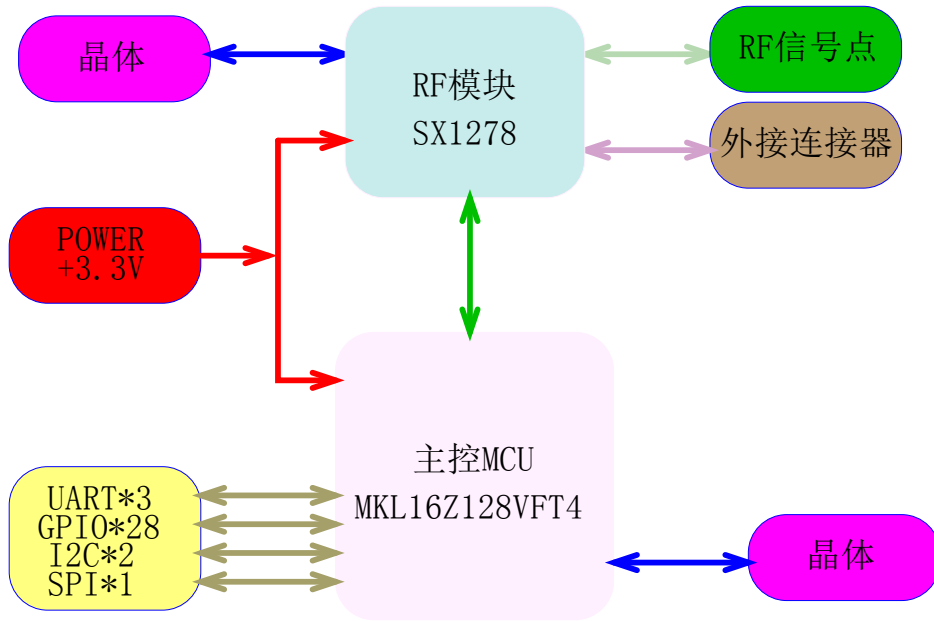


1. <图纸名称>



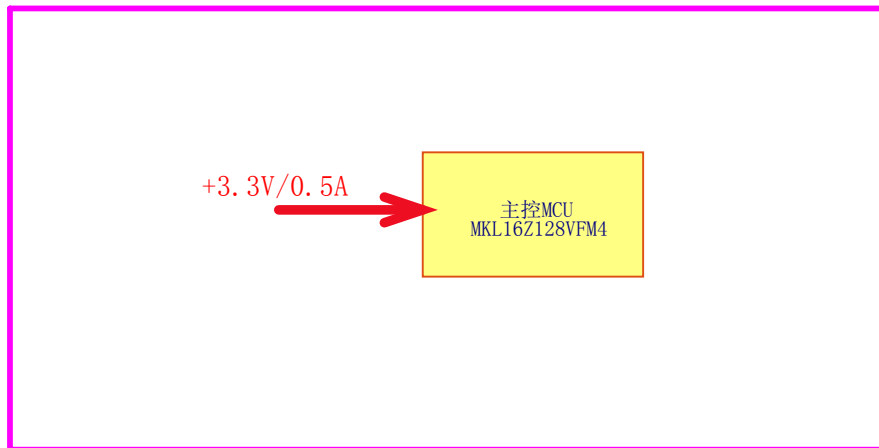
信号点以及外接连接器跟SX1278之间还有RF电路

▲ 总共有\*\*个邮票孔

Revision History

Rev. Code	Date	Description
A	2017-4-14	创建原理图
B	2017-7-13	1、将主晶体连接方式改为 Connection 1连接; 2、增加屏蔽壳原理图符号; 3、增加ADC基准电压电路; 4、邮票孔增加VREFH引脚; 5、将模拟电源、地与数字电源、地分开,并接在邮票孔上; 6、将PTE29与PTE30引脚互换了一下连接;
C	2017-8-29	1、修改屏蔽壳焊盘位置; 2、1M电阻分压检测电源部分增加一个104电容滤波,防止ADC采集抖动;
D	2017-11-17	1、KL16的D4和D0引脚互换(连接关系为: SPIO0_PCS0--D0、DI03_I278--D4); 2、更改丝印与工程名字;
#	修改日期	修改内容
1		
2		
3		

2. <图纸名称>



系统电源参数: (该参数仅供参考)

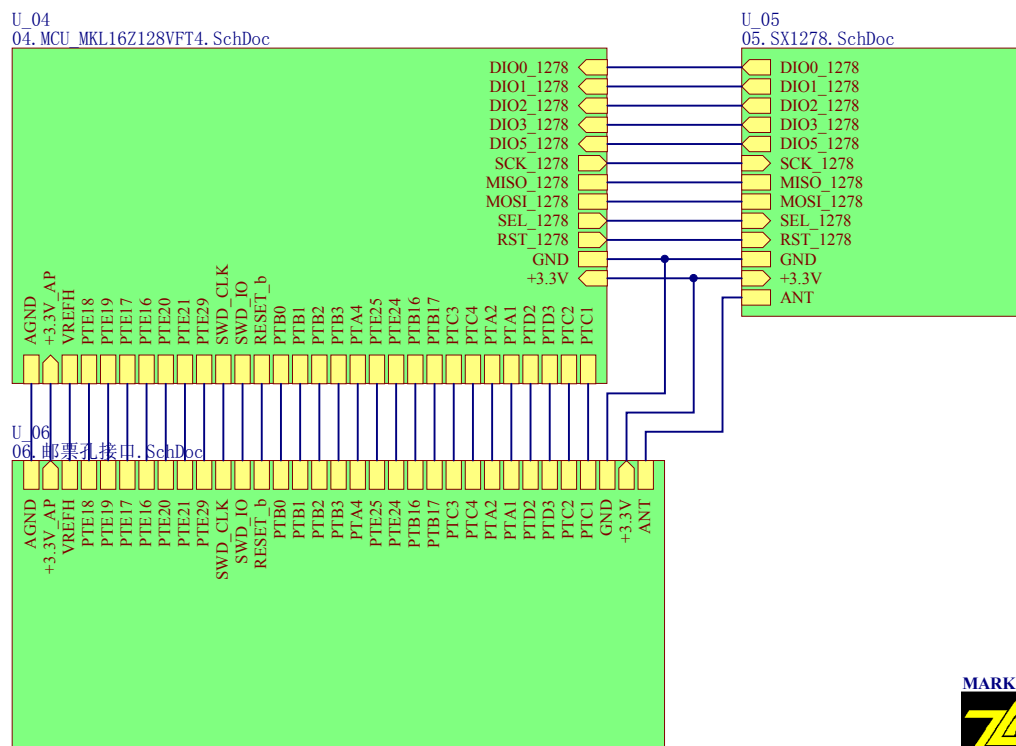
POWER IN: Type: 3.3V/15mA  
Max: 3.3V/0.5A

Voltage: 3.3VDC  
Itype: 15mA  
Imax: 100mA

板上设备	功能模块	主供电电源	1、每个电源使用的总功率都应标清 2、功能模块的最大功耗标在典型功耗下方 3、整体电源参数应计算清楚 4、每路电源应留有30%左右裕量
接口设备	电源	次供电电源	
	电源参数	其他电源	

#	修改日期	修改内容
1		
2		
3		

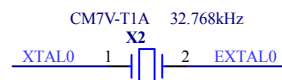
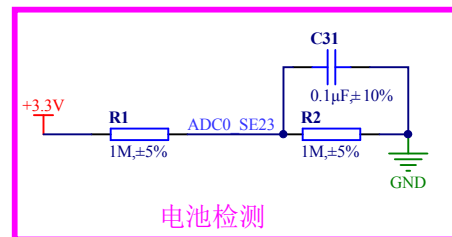
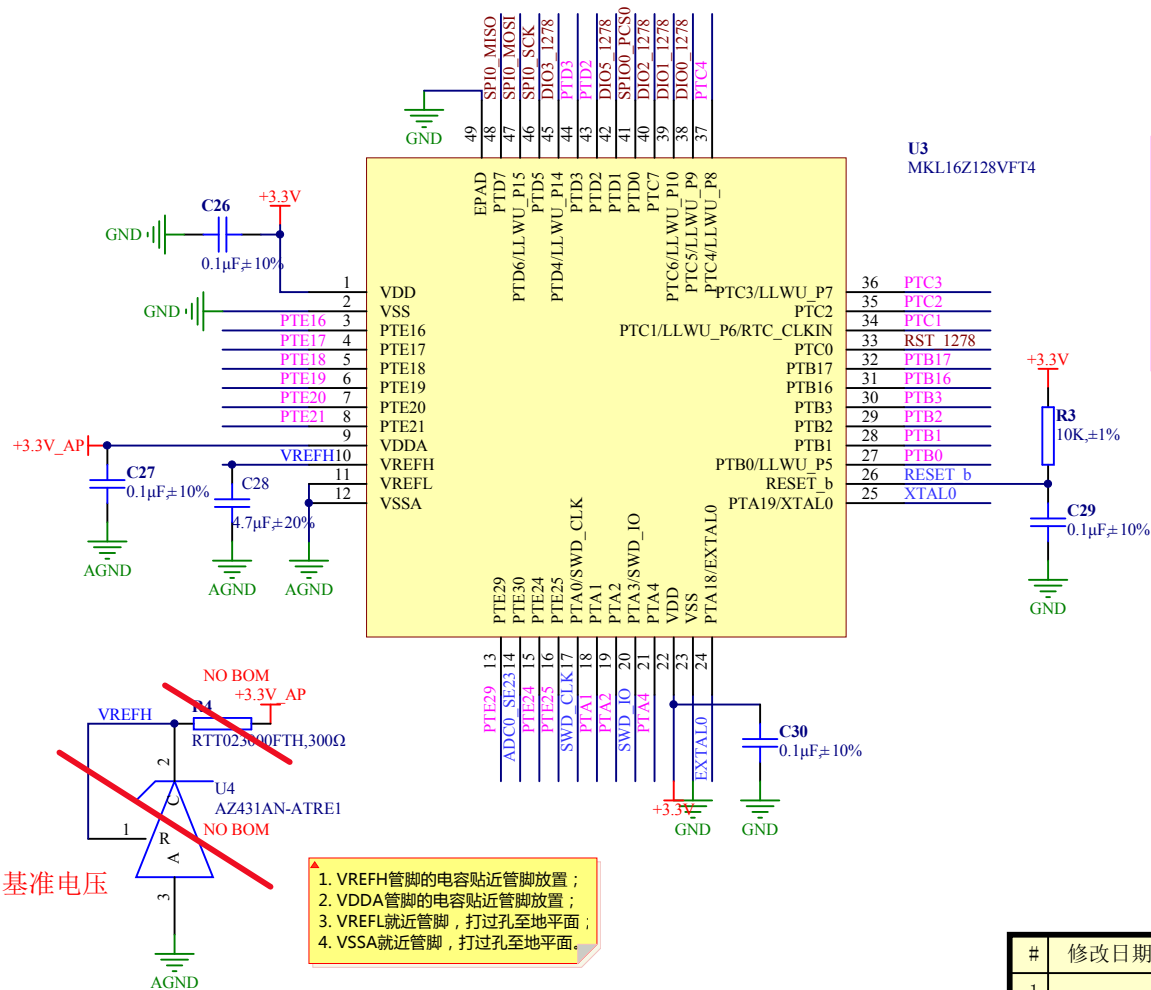
### 3. <图纸名称>



#	修改日期	修改内容
1		
2		
3		

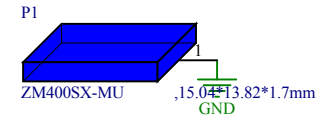
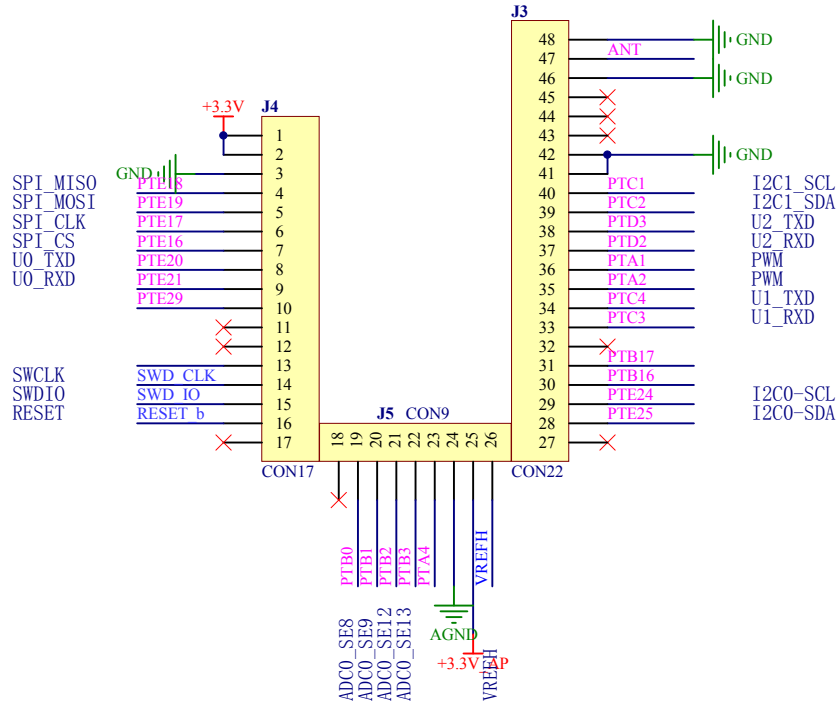
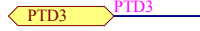
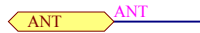
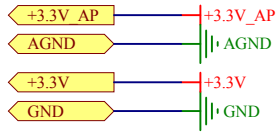
## 4. <图纸名称>

+3.3V_AP	+3.3V_AP
AGND	AGND
+3.3V	+3.3V
GND	GND
SCK 1278	SPI0 SCK
MISO 1278	SPI0 MISO
MOSI 1278	SPI0 MOSI
SEL 1278	SPIO0 PCS0
RST 1278	RST 1278
DIO0 1278	DIO0 1278
DIO1 1278	DIO1 1278
DIO2 1278	DIO2 1278
DIO3 1278	DIO3 1278
DIO5 1278	DIO5 1278
PTE16	PTE16
PTE17	PTE17
PTE18	PTE18
PTE19	PTE19
PTE20	PTE20
PTE21	PTE21
VREFH	VREFH
PTE29	PTE29
PTE24	PTE24
PTE25	PTE25
SWD_CLK	SWD_CLK
PTA1	PTA1
PTA2	PTA2
SWD_IO	SWD_IO
PTA4	PTA4 NMI b
RESET b	RESET b
PTB0	PTB0
PTB1	PTB1
PTB2	PTB2
PTB3	PTB3
PTB16	PTB16
PTB17	PTB17
PTC1	PTC1
PTC2	PTC2
PTC3	PTC3
PTC4	PTC4
PTD2	PTD2
PTD3	PTD3



#	修改日期	修改内容
1		
2		
3		

## 6. <图纸名称>



#	修改日期	修改内容
1		
2		
3		